# 日本国特許庁 JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 3月23日

出願番号

Application Number:

特願2001-084905

[ ST.10/C ]:

[JP2001-084905]

出 願 人 Applicant(s):

株式会社半導体エネルギー研究所

2002年 1月29日

特許庁長官 Commissioner, Japan Patent Office 及川耕



## 特2001-084905

【書類名】

特許願

【整理番号】

P005609

【提出日】

平成13年 3月23日

【あて先】

特許庁長官 及川 耕造 殿

【発明者】

【住所又は居所】

神奈川県厚木市長谷398番地 株式会社半導体エネル

ギー研究所内

【氏名】

山崎 舜平

【発明者】

【住所又は居所】

神奈川県厚木市長谷398番地 株式会社半導体エネル

ギー研究所内

【氏名】

大谷 久

【発明者】

【住所又は居所】

神奈川県厚木市長谷398番地 株式会社半導体エネル

ギー研究所内

【氏名】

荒井 康行

【特許出願人】

【識別番号】

000153878

【氏名又は名称】

株式会社半導体エネルギー研究所

【代表者】

山崎 舜平

【手数料の表示】

【予納台帳番号】

002543

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

# 【書類名】 明細書

【発明の名称】 熱処理装置及び熱処理方法

## 【特許請求の範囲】

#### 【請求項1】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、ガス供給手段が熱交換器を介して第1のガス加熱手段の導入口と接続し、第1の処理室の導入口が前記第1のガス加熱手段の排出口と接続し、前記第1の処理室の排出口が第2のガス加熱手段と導入口と接続し、第2の処理室の導入口が前記第2のガス加熱手段の排出口と接続し、前記第2の処理室の排出口が熱交換器に接続していることを特徴とする熱処理装置。

#### 【請求項2】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、ガス供給手段から供給されるガスを熱交換器を介して第1の加熱手段に供給し、前記第1の加熱手段により加熱したガスを第1の処理室に供給し、前記第1の処理室に供給したガスを第2の加熱手段に供給し、前記第2の加熱手段により加熱したガスを第2の処理室に供給し、前記第2の処理室に供給したガスを熱交換器に供給して前記ガス供給手段から供給されるガスを加熱するための熱源として用いられていることを特徴とする熱処理装置。

## 【請求項3】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、n個(n>2)の処理室とガス加熱手段とを有し、第m(1≤m≤(n-1))の処理室の導入口が第mのガス加熱手段の排出口と接続し、第nの処理室の導入口が第nのガス加熱手段の排出口と接続し、前記第nの処理室の排出口が熱交換器に接続していることを特徴とする熱処理装置。

#### 【請求項4】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、n個(n>2)の処理室とガス加熱手段とを有し、第m( $1 \le m \le (n-1)$ ))の加熱手段により加熱したガスを第mの処理室に供給し、前記第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し

、第nの処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用いられていることを特徴とする熱処理装置

#### 【請求項5】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、ガス供給手段と、複数の処理室を有し、前記複数の処理室は、ガス加熱手段を間に挿んでガス管により直列に接続されていることを特徴とする熱処理装置。

#### 【請求項6】

加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置であって、第1のガス供給手段と、ガス加熱手段と、複数の処理室を有し、第1のガス供給手段はガス加熱手段を介して前記複数の処理室を直列に連結する配管に接続し、前記第2のガス供給手段は、前記複数の処理室のそれぞれに並列に連結する配管に接続していることを特徴とする熱処理装置。

#### 【請求項7】

請求項1乃至請求項6のいずれか一において、前記ガスは、窒素または希ガス であることを特徴とする熱処理装置。

#### 【請求項8】

請求項1乃至請求項6のいずれか一において、前記ガスは、還元性ガスである ことを特徴とする熱処理装置。

#### 【請求項9】

請求項1乃至請求項6のいずれか一において、前記ガスは、酸化性ガスである ことを特徴とする熱処理装置。

#### 【請求項10】

請求項1乃至請求項6のいずれか一において、前記熱処理装置の最高加熱温度が850℃であることを特徴とする熱処理装置。

#### 【請求項11】

請求項1乃至請求項6のいずれか一において、前記処理室は、石英又はセラミックで形成されていることを特徴とする熱処理装置。

#### 【請求項12】

加熱手段により加熱されたガスを熱源として処理室に配置された基板を加熱する熱処理方法であって、ガス供給手段から熱交換器を介して第1のガス加熱手段にガスを供給し、第1のガス加熱手段によりガスを加熱し、加熱された当該ガスを第1の処理室に供給し、前記第1の処理室から排出されたガスを第2のガス加熱手段により加熱し、加熱された当該ガスを第2の処理室に供給し、前記第2の処理室から排出された排出されたガスを熱交換器に供給することを特徴とする熱処理方法。

## 【請求項13】

加熱手段により加熱されたガスを熱源として処理室に配置された基板を加熱する熱処理方法であって、n個(n>2)の処理室とガス加熱手段によって、第m(1≤m≤(n-1))の加熱手段により加熱したガスを第mの処理室に供給し、前記第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用い、前記n個の処理室に配置された基板を加熱することを特徴とする熱処理方法。

## 【請求項14】

加熱手段により加熱されたガスを熱源として処理室に配置された基板を加熱する熱処理方法であって、第1のガス供給手段から熱交換器を介して第1のガス加熱手段にガスを供給し、第1のガス加熱手段によりガスを加熱し、加熱された当該ガスを第1の処理室に供給し、前記第1の処理室から排出されたガスを第2のガス加熱手段により加熱し、加熱された当該ガスを第2の処理室に供給する加熱期間と、第2のガス供給手段から加熱手段を介さずに前記第1の処理室及び第2の処理室にガスを供給して、当該処理室に配置された基板を冷却する冷却期間とを有することを特徴とする熱処理方法。

#### 【請求項15】

加熱手段により加熱されたガスを熱源として処理室に配置された基板を加熱する熱処理方法であって、n個(n>2)の処理室とガス加熱手段によって、第1のガス供給手段から供給される加熱用ガスを、第m( $1 \le m \le (n-1)$ )の加熱手段により加熱したガスを第mの処理室に供給し、前記第mの処理室に供給し

たガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し、第nの 処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを 加熱するための熱源として用い、前記n個の処理室に配置された基板を加熱する 加熱期間と、第2のガス供給手段から供給される冷却用ガスを、前記n個の処理 室に供給して、当該処理室に配置された基板を冷却する冷却期間とを有すること を特徴とする熱処理方法。

## 【請求項16】

請求項12乃至請求項15のいずれか一において、前記ガスは、窒素または希 ガスを用いること特徴とする熱処理方法。

# 【請求項17】

請求項12乃至請求項15のいずれか一において、前記ガスは、還元性ガスを 用いることを特徴とする熱処理方法。

## 【請求項18】

請求項12乃至請求項15のいずれか一において、前記ガスは、酸化性ガスを 用いることを特徴とする熱処理方法。

## 【発明の詳細な説明】

[0001]

# 【発明の属する技術分野】

本発明は、熱処理方法及びそれを適用した熱処理装置に関する。特に本発明は、加熱されたガスにより基板又は基板上の形成物を加熱する熱処理方法及び熱処理装置に関する。

[0002]

### 【従来の技術】

半導体装置の製造工程には、半導体又は半導体基板に対する酸化、拡散、ゲッタリング、イオン注入後の再結晶化などを目的とした熱処理が組み込まれている。これらの熱処理を行う装置の代表例として、ホットウオール型の横型又は縦型のファーネスアニール炉が知られている。

[0003]

横型又は縦型のファーネスアニール炉は、多数の基板を一括して処理するバッ

チ型の装置である。例えば、縦型のファーネスアニール炉は、石英で形成された サセプタに基板を水平かつ平行に載置して、上下駆動するエレベータにより反応 管への出し入れを行っている。ベルジャー型の反応管の外周部にはヒーターが設 置され、当該ヒーターにより基板を加熱する構成となっている。その構成上、所 定の加熱温度に達するまでの昇温時間及び、取り出し可能な温度まで冷却する降 温時間は比較的長い時間が必要となっている。

# [0004]

しかしながら、集積回路に用いるMOSトランジスタなどは、素子の微細化に伴って極めて高い加工精度が要求されている。特に、浅い接合の形成には不純物の拡散を最低限にとどめる必要がある。前述のファーネスアニール炉のように昇温及び降温に時間がかかる工程は、浅い接合の形成を困難にしている。

## . [0005]

瞬間熱アニール(Rapid Thermal Anneal:以下、RTAと記す)法は急速加熱 及び急速冷却を行う熱処理技術として開発されたものである。RTA法は赤外線 ランプなどを用いて基板又は基板上の形成物を急速に加熱し、短時間で熱処理を 行うことを可能としている。

## [0006]

一方、薄膜トランジスタ (Thin Film Transistor:以下、TFTという)は、ガラス基板上に直接集積回路形成することが可能な技術として注目されている。その技術は、液晶表示装置など新しい電子装置への応用開発が進められている。特に、ガラス基板上に形成した多結晶半導体膜にソース及びドレイン領域などの不純物領域を形成するTFTは、活性化や、歪みを緩和するための熱処理が必要となっている。しかし、ガラス基板は歪み点がせいぜい600~700℃程度であり、耐熱性が悪く、熱衝撃により簡単に割れてしまうという欠点を有している

## [0007]

#### 【発明が解決しようとする課題】

従来の縦型又は横型のファーネスアニール炉では、集積回路を形成するための 基板が半導体であれ、ガラス又はセラミックのような材料であれ、基板のサイズ が大型化すると、熱処理温度の均一性を確保することが難しくなる。基板面内及び基板間の温度の均一性を確保するためには、反応管内に流すガスの流体としての特性から、水平かつ平行に載置する被処理基板の間隔(ピッチ)を広くする必要がある。例えば、基板の一辺が500mmを超えると、基板間隔は30mm以上開ける必要があるとされている。

#### [0008]

従って、被処理基板が大型化すると、必然的に装置が大型化してしまう。また、大量の基板を一括して処理するため、それだけで重量が増し、被処理基板を載置するためのサセプタも強固なものとする必要がある。そのために、さらに重量が増し、被処理基板を搬出入する機械の動作も遅くなる。さらに、熱処理装置が占める床面積の増大のみでなく、床の耐荷重を確保するために建物の建築コストにまで影響を及ぼす。このように、装置の大型化は悪循環を及ぼす。

#### [0009]

一方、RTA法は枚葉式の処理が前提であり、装置の荷重が極端に増すということはない。しかし、被処理基板及びその上の形成物の特性により、加熱手段として用いるランプ光の吸収率に差異が生じる。例えば、ガラス基板上に金属配線のパターンが形成されている場合には、金属配線が優先的に加熱され、局所的に歪みが生じて、ひいてはガラス基板が割れてしまうといった現象が発生する。そのために、熱処理に当たっては、昇温速度を調整するなど複雑な制御が要求される。

#### [0010]

本発明は、上記問題点を解決することを目的とし、短時間の熱処理で半導体に添加した不純物元素の活性化や、ゲッタリング処理をする方法と、そのような熱処理を可能とする熱処理装置を提供することを目的とする。

# [0011]

#### 【課題を解決するための手段】

上記問題点を解決するために本発明の熱処理装置の構成は、ガス供給手段が熱 交換器を介して第1のガス加熱手段の導入口と接続し、第1の処理室の導入口が 第1のガス加熱手段の排出口と接続し、第1の処理室の排出口が第2のガス加熱 手段と導入口と接続し、第2の処理室の導入口が第2のガス加熱手段の排出口と接続し、第2の処理室の排出口が熱交換器に接続し、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置である。

#### [0012]

上記構成の他に、ガス供給手段から供給されるガスを熱交換器を介して第1の加熱手段に供給し、第1の加熱手段により加熱したガスを第1の処理室に供給し、第1の処理室に供給したガスを第2の加熱手段に供給し、第2の加熱手段により加熱したガスを第2の処理室に供給し、第2の処理室に供給したガスを熱交換器に供給してガス供給手段から供給されるガスを加熱するための熱源として用い、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置である

#### [0013]

処理室は内壁からの汚染を防ぐため石英又はセラミックで形成する。第1の処理室と第2の処理室とをガス管で接続し、加熱手段により加熱されたガスを第1の処理室から第2の処理へ流すことにより、ガスを加熱するためのエネルギーを節約することができる。勿論、この間にガスの温度は低下するので、第1の処理室と第2の処理室との間にはガス加熱手段を設け、処理室間に流れるガスの温度が一定となるようにする。

#### [0014]

ガス管で接続する処理室の数は任意なものとすることができる。即ち、本発明の熱処理装置の他の構成は、n個(n>2)の処理室とガス加熱手段とを有し、第m(1≤m≤(n-1))の処理室の導入口が第mのガス加熱手段の排出口と接続し、第nの処理室の導入口が第nのガス加熱手段の排出口と接続し、第nの処理室の排出口が熱交換器に接続し、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置である。

#### [0015]

上記構成の他に、n個(n>2)の処理室とガス加熱手段とを有し、第m(1  $\leq m \leq (n-1)$ )の加熱手段により加熱したガスを第mの処理室に供給し、第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理

室に供給し、第nの処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用い、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置である。

#### [0016]

また、ガス供給手段は、加熱用のガスとして、ガス加熱手段に接続する第1のガス供給手段と、冷却用のガスとして各処理室に接続する第2のガス供給手段とを備えた構成とすることができる。加熱用のガスと、冷却用のガスとを別系統として供給することにより、被処理体の加熱に要する時間と、冷却に要する時間とを短縮することができ、スループットを向上させることができる。

#### [0017]

このような本発明の熱処理装置の構成は、第1のガス供給手段と、ガス加熱手段と、複数の処理室を有し、第1のガス供給手段はガス加熱手段を介して複数の処理室を直列に連結する配管に接続し、前記第2のガス供給手段は、複数の処理室のそれぞれに並列に連結する配管に接続し、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置である。

## [0018]

加熱したガスで被処理基板を加熱することにより、被処理基板上に形成物の材質に影響されず、均一性良く加熱することができる。それにより、局所的な歪みを発生させることなく熱処理をすることが可能で、ガラスなども脆い基板でも急速加熱による熱処理を完遂することが容易となる。

## [0019]

上記構成を備えた熱処理装置による熱処理方法は、ガス供給手段から熱交換器を介して第1のガス加熱手段にガスを供給し、第1のガス加熱手段によりガスを加熱し、加熱された当該ガスを第1の処理室に供給し、第1の処理室から排出されたガスを第2のガス加熱手段により加熱し、加熱された当該ガスを第2の処理室に供給し、第2の処理室から排出された排出されたガスを熱交換器に供給する、加熱手段により加熱されたガスを熱源として処理室に配置された基板を加熱する熱処理方法である。

[0020]

また、上記方法の他に、n個(n>2)の処理室とガス加熱手段によって、第 $m(1 \le m \le (n-1))$  の加熱手段により加熱したガスを第mの処理室に供給し、第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し、第nの処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用い、n個の処理室に配置された基板を加熱する熱処理方法である。

## [0021]

また、上記方法の他に、第1のガス供給手段から熱交換器を介して第1のガス加熱手段にガスを供給し、第1のガス加熱手段によりガスを加熱し、加熱された当該ガスを第1の処理室に供給し、第1の処理室から排出されたガスを第2のガス加熱手段により加熱し、加熱された当該ガスを第2の処理室に供給する加熱期間と、第2のガス供給手段から加熱手段を介さずに前記第1の処理室及び第2の処理室にガスを供給して、当該処理室に配置された基板を冷却する冷却期間とを有する熱処理方法である。

#### [0022]

また、上記方法の他に、n個(n>2)の処理室とガス加熱手段によって、第1のガス供給手段から供給される加熱用ガスを、第m( $1 \le m \le (n-1)$ )の加熱手段により加熱したガスを第mの処理室に供給し、第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し、第nの処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用い、n個の処理室に配置された基板を加熱する加熱期間と、第2のガス供給手段から供給される冷却用ガスを、n個の処理室に供給して、当該処理室に配置された基板を冷却する冷却期間とを有する熱処理方法である。

#### [0023]

本発明において適用されるガスは、窒素または希ガスによる不活性気体、或いは水素などの還元性気体、或いは酸素、亜酸化窒素、二酸化窒素などの酸化性気体を適用することができる。

#### [0024]

窒素または希ガスによる不活性気体を用いれば、非晶質半導体膜の結晶化のための熱処理、ゲッタリングを目的とした熱処理、イオン注入又はイオンドーピング(質量分離することなくイオンを注入する方法)後の再結晶化及び活性化を目的とした熱処理に適用することができる。

[0025]

水素などの還元性気体として、水素又は不活性気体で希釈された水素を用いると、半導体の欠陥(ダングリングボンド)を補償することを目的とした水素化処理を行うことができる。

[0026]

酸素、亜酸化窒素、二酸化窒素などの酸化性気体を用いると、半導体基板又は 半導体膜に酸化膜を形成することができる。

[0027]

## 【発明の実施の形態】

以下、本発明の実施の形態を図面を用いて説明する。図1は本発明の熱処理方法を適用した熱処理装置の一実施形態を示す断面図である。本発明の熱処理装置には複数のガス供給手段と、複数のガス加熱手段と、複数の処理室と熱交換器が備えられている。

[0028]

第1の加熱手段106と熱交換器113と第1のガス加熱手段108はガス管10、11により接続されている。第1の加熱手段106から供給されたガスは熱交換器113であらかじめ予熱をして第1の加熱手段108に供給する。第1に加熱手段108では所定の温度にガスを加熱する。

[0029]

第1の加熱手段の排出口はガス管12により第1の処理室101に設けられた 導入口に接続され、加熱されたガスを供給する。第1の処理室101内には基板 保持手段115と、基板に加熱されたガスを吹き付けるシャワー板116が設け られている。また、供給されたガスは第1の処理室101に設けられた排出口か ら排出される。

[0030]

処理室は加熱したガスを導入した際に壁材からの汚染を防ぐため、石英又はセラミックを用いて形成する。また、基板のサイズが大型化した場合には、そのサイズに合わせて石英で処理室を形成するのは難しいので、その場合にはセラミックを適用すれば良い。保持手段115の構造は基板との接触面積を極力小さくする構成とする。処理室101に供給されたガスは、シャワー板116を通過して基板に吹き付けられる。シャワー板116には細かい開口が所定の間隔で形成され、加熱されたガスが均一に基板に吹き付けられるようにされている。シャワー板116を設けることで基板の面積が大きくなっても均一性良く加熱することができる。

[0031]

このような処理室の構成は、第2の処理室102、第3の処理室103、第4の処理室104、第5の処理室105において同様である。

[0032]

第1の処理室101に供給された加熱されたガスは基板保持手段115上に置かれた基板の加熱に利用され、その後、第2の処理室102に供給して再び基板の加熱に用いる。この過程でガスの温度は低下するので、第2の加熱手段109により所定の温度となるように制御する。ガス管13は第1の処理室101に設けられた排出口と第2の加熱手段109の導入口と接続し、ガス管14は第2の加熱手段109の排出口と第2の処理室102に設けられた導入口とを接続している。図示しないが、これらのガス管には保温手段が設けられていても良い。

[0033]

同様にして、第2の処理室102に供給された加熱されたガスは、基板の加熱に利用された後、ガス管15により第3のガス加熱手段110に供給され、ガス管16により第3の処理室103に供給される。第3の処理室103に供給された加熱されたガスは、ガス管17により第4のガス加熱手段111に供給され、ガス管18により第4の処理室104に供給される。第4の処理室104」に供給された加熱されたガスは、ガス管19により第5のガ加熱手段112に供給され、ガス管20により第5の処理室105に供給される。

[0034]

ここで、第2の処理室102と第3の処理室103の間には第3のガス加熱手段110を間に挿んでガス管15、16により接続されている。第3の処理室103と第4の処理室104の間には第4のガス加熱手段111を間に挿んでガス管17、18により接続されている。第4の処理室104と第5の処理室105の間には第5のガス加熱手段112を間に挿んでガス管19、20により接続されている。

[0035]

このように、第1のガス供給手段106から供給されたガスは、ガス加熱手段により加熱され、第1の処理室から第5の処理室まで連続的に供給される。各処理室の間にはガス加熱手段が設けられ、各処理室に供給するガスの温度が同じになるようにしている。勿論、処理室の数は必要に応じて任意の数を設置すれば良く、本実施の形態で示す数に限定されるものではない。

[0036]

基板は一つの処理室に一枚づつ設置する。各処理室をガス管で直列に接続して、連続的に加熱されたガスを流すことにより、使用するガスの量を節約することができ、また加熱に必要とするエネルギーを節約することができる。

[0037]

第2のガス供給手段107は複数個配置された各処理室に並列にガスを供給する配管22に接続されている。第2のガス供給手段107は加熱された処理室又は処理基板を冷却するために供給する。供給するのに適した温度は任意に設定するが、室温程度であっても構わない。供給されたガスはドレイン管23により処理室の外部へ排出される。

[0038]

熱交換器113は、第1のガス供給手段106により供給されるガスをあらか じめ予熱するために設けたものである。第5の処理室105から排出されたガス の熱により、第1のガス供給手段から供給されるガスを加熱する。第5の処理室 105の設けられた排出口からガス管21により熱交換器113に接続されてい る。第5の処理室105から排出されたガスは排出されるが、この熱交換器を通 すことにより冷却される。その熱により供給するガスを加熱する。こうして、ガ スを加熱するために必要とするエネルギーを節約することができる。

[0039]

この熱交換器の一例を図4に示す。熱交換器には高温のガスが流れ込み、図示するようなフィンが設けられた配管と、冷えた(通常は室温程度)ガスが流れ込み、同様にフィンが設けられた配管とが設置してある。その筐体400内には熱を伝達する媒質としてオイル403が充填されている。フィンは熱交換効率を向上させるために設けられ、このような構成により、高温のガスはオイル403に熱を伝達し、低温化されて排出される。その熱により低温のガスは熱交換器を通過することにより加熱される。ここでは、熱交換器の簡単な一例を示したが、本発明に熱処理装置に適用可能な熱交換器の構成は、図4に限定されず他の構成を採用しても良い。

[0040]

図3は、ガス加熱手段及の構成の一例を示す。図3において、ガスを通過させるシリンダー301の内側に吸熱体303が設けられている。吸熱体303は、高純度のチタンやタングステン、又は炭化珪素や石英、珪素で形成されたものが採用される。シリンダー301は透光性の石英などで形成され、その外側に設けられた光源302の輻射により吸熱体303を加熱する。ガスは吸熱体303に接触して加熱されるが、光源をシリンダー301の外部に設けることにより汚染が防止され、通過させる気体の純度を維持することができる。筐体300の内側は真空に排気し、断熱効果を高めても良い。

[0041]

次に、図1に示す構成の熱処理装置を用いた熱処理の手順の一例を示す。第1の処理室101~第5の処理室105のそれぞれに基板が保持手段上に配置された後、第1のガス供給手段106からガスを供給する。各処理室内や配管内を置換するまでガスは加熱することなく暫く流す。その後、第1のガス加熱手段108、第2のガス加熱手段109、第3のガス加熱手段110、第4のガス加熱手段111、第5のガス加熱手段112によりガスを加熱する。加熱された処理室内のガスはシャワー板を介して基板に吹き付けられ、基板を加熱する。加熱されたガスは各処理室を一巡して熱交換器に供給される。そして、第1のガス供給手

段106から供給されるガスを暖める熱源として利用する。

[0042]

所定の時間が経過した後、ガス加熱手段108~112によるガスの加熱を終了させる。そして、基板を冷却するために冷却用のガスを第2のガス供給手段107からガスを供給する。この冷却用ガスを流入させることにより、処理室内のガスの温度が低下して、基板の温度を下げることができる。その後、基板を取り出すことにより本発明の熱処理装置を用いた熱処理が終了する。

[0043]

処理室と基板の大きさにより、処理室に挿入することができる基板の枚数は変化するが、一つの処理室に一枚の基板を挿入することを基本とすると、1回の熱処理で処理できる基板の枚数は処理室の数で決まる。

[0044]

また、使用するガスを節約し、熱効率を向上させるためには、処理室の内容積を可能な限り小さくすることが望ましい。処理室内の寸法は、基板の大きさと、基板を出し入れする搬送手段の動作範囲により決定される。搬送手段が基板を出し入れするためには10mm程度の動作範囲を要求されるので、処理室の一方の寸法は、基板の厚さと搬送手段の最低動作範囲により決定される。

[0045]

本発明の熱処理方法及びそれを適用した熱処理装置はバッチ式の処理を前提としているが、ガスを加熱して被処理基板を直接加熱するため比較的短時間で昇温させ、また、高温状態の被処理基板を室温程度のガスで冷却することにより速やかに降温させることができる。勿論、ガラスなど熱衝撃に弱い基板を用いる場合には注意が必要であるが、従来のRTAにおけるように、ランプ光により数マイクロ秒~数秒の瞬間加熱とは異なり、急激な加熱により基板を破壊してしまうことはない。

[0046]

加熱又は冷却に用いるガスは、熱処理の用途によって選択することができる。 窒素または希ガスによる不活性気体を用いれば、非晶質半導体膜の結晶化のため の熱処理、ゲッタリングを目的とした熱処理、イオン注入又はイオンドーピング (質量分離することなくイオンを注入する方法)後の再結晶化及び活性化を目的 とした熱処理に適用することができる。水素などの還元性気体として、水素又は 不活性気体で希釈された水素を用いると、半導体の欠陥(ダングリングボンド) を補償することを目的とした水素化処理を行うことができる。酸素、亜酸化窒素 、二酸化窒素などの酸化性気体を用いると、半導体基板又は半導体膜に酸化膜を 形成することができる。

## [0047]

以上説明した、本発明の熱処理方法を適用した熱処理装置は、さまざまな被処理物の熱処理に適用することができる。例えば、集積回路を形成する半導体基板の熱処理、工FTを形成した絶縁基板の熱処理、金属基板の熱処理などに適用することができる。例えば、TFTを形成するガラス基板の熱処理に適用することができる。その基板のサイズは、600×720mmのみでなく1200×1600mmなどを適用したとしても、均一性よく基板を加熱することができる。また、基板を保持する治具を大型化する必要もない。

[0048]

#### 【実施例】

#### [実施例1]

図2は本発明の熱処理装置の一実施例を示す。図2において第1の処理室201には第1のガス加熱手段207が対応して設けられ、第2の処理室202には第2のガス加熱手段208が対応して設けられ、第3の処理室203には第1のガス加熱手段209が対応して設けられ、第4の処理室201には第1のガス加熱手段210が対応して設けられている。また、第1のガス加熱手段212、第2のガス加熱手段206、熱交換器211が設けられ、これらの配管は実施の形態で説明する熱処理装置と同様な構成となっている。

[0049]

第1のガス加熱手段205は加熱用のガスを供給する。第2のガス加熱手段206は冷却用のガスを供給するものである。

[0050]

各処理室にはカセット214に保持された基板215が搬送手段213により

搬送され、保持手段216上に載置される。各処理室はゲートバルブの開閉により基板を出し入れする。

[0051]

図5は複数の処理室を備えた熱処理装置の構成を示している。処理室501、502、第1のガス供給手段506、509、第2のガス供給手段507、510、ガス加熱手段508、511が設けられている。処理室501、502は複数段重ねられていても良く、それに対応してガス加熱手段が設けられている。そのような構成は図2を参照すれば良い。バッファーカセット503は処理室から搬出した熱処理済みの基板を一端保持するものであり、ここで基板をさらに冷却する。カセット505a~505cは基板を保持及び輸送に際し適用されるものである。基板は搬送手段504により、カセット505a~505c、処理室501、502、バッファーカセット503間を移動させるために用いる。

[0052]

処理室の段数は、熱処理に要する時間と、搬送手段の動作速度(即ち基板を移動させられる可能な速度)により決めることができる。タクトタイムが10分程度であれば、処理室501、502には3~10段を設置することができる。

[0053]

図5は大量バッチ処理方式による熱処理装置の構成の一例を示したが、この構成及び配置に限定される必要はなく、その他任意の配置をとることも可能である。本実施例で示す熱処理装置は、バッチ処理の方式であり、加熱したガスにより被処理基板を加熱する方式なので、基板のサイズが大型化しても均一性良く熱処理をすることができる。例えば、一辺の長さが1000mmを超える基板の熱処理に対しても適用することができる。

[0054]

このような本発明の熱処理方法及びそれを用いた熱処理装置の特徴は、被処理 基板の形態や大きさの制約を受けない。枚葉処理により、被処理基板が大型化し ても頑強なサセプタを必要とせず、その分だけ小型化を図ることができる。また 、加熱手段も大規模なものは必要とせず、消費電力を節約することができる。

[0055]

# [実施例2]

半導体膜の結晶化及びゲッタリングに伴う熱処理を、本発明の熱処理方法及び それを適用した熱処理装置を用いて行う一例を図8を用いて説明する。

[0056]

図8(A)において、基板600はその材質に特段の限定はないが、好ましくはバリウムホウケイ酸ガラスやアルミノホウケイ酸ガラス、或いは石英などを用いることができる。基板600の表面には、ブロッキング層601として無機絶縁膜を10~200nmの厚さで形成する。好適なブロッキング層の一例は、プラズマCVD法で作製される酸化窒化シリコン膜であり、 $SiH_4$ 、 $NH_3$ 、 $N_2$ Oから作製される第1酸化窒化シリコン膜を50nmの厚さに形成し、 $SiH_4$ と $N_2$ Oから作製される第2酸化窒化シリコン膜を100nmの厚さに形成したものを適用する。ブロッキング層601はガラス基板に含まれるアルカリ金属がこの上層に形成する半導体膜中に拡散しないために設けるものであり、石英を基板とする場合には省略することも可能である。

## [0057]

ブロッキング層601の上に形成する非晶質構造を有する半導体膜(第1の半導体膜)602は、シリコンを主成分とする半導体材料を用いる。代表的には、非晶質シリコン膜又は非晶質シリコンゲルマニウム膜などが適用され、プラズマ C V D 法や減圧 C V D 法、或いはスパッタ法で10~100nmの厚さに形成する。 良質な結晶を得るためには、非晶質構造を有する半導体膜502に含まれる酸素、窒素などの不純物濃度を5×10<sup>18</sup>/cm³以下に低減させておくと良い。これらの不純物は非晶質半導体の結晶化を妨害する要因となり、また結晶化後においても捕獲中心や再結合中心の密度を増加させる要因となる。そのために、高純度の材料ガスを用いることはもとより、反応室内の鏡面処理(電界研磨処理)やオイルフリーの真空排気系を備えた超高真空対応のC V D 装置を用いることが望ましい。

#### [0058]

その後、非晶質構造を有する半導体膜602の表面に、結晶化を促進する触媒 作用のある金属元素を添加する。半導体膜の結晶化を促進する触媒作用のある金 属元素としては鉄(Fe)、ニッケル(Ni)、コバルト(Co)、ルテニウム(Ru)、ロジウム(Rh)、パラジウム(Pd)、オスミウム(Os)、イリジウム(Ir)、白金(Pt)、銅(Cu)、金(Au)などであり、これらから選ばれた一種または複数種を用いることができる。代表的にはニッケルを用い、重量換算で1~100ppmのニッケルを含む酢酸ニッケル塩溶液をスピナーで塗布して触媒含有層503を形成する。ニッケルの含有量が多い程短時間で結晶化を遂行することができる。

# [0059]

この場合、当該溶液の馴染みをよくするために、非晶質構造を有する半導体膜602の表面処理として、オゾン含有水溶液で極薄い酸化膜を形成し、その酸化膜をフッ酸と過酸化水素水の混合液でエッチングして清浄な表面を形成した後、再度オゾン含有水溶液で処理して極薄い酸化膜を形成しておく。シリコンなど半導体膜の表面は本来疎水性なので、このように酸化膜を形成しておくことにより酢酸ニッケル塩溶液を均一に塗布することができる。

## [006.0]

勿論、触媒含有層603はこのような方法に限定されず、スパッタ法、蒸着法、プラズマ処理などにより形成しても良い。また、触媒含有層603は非晶質構造を有する半導体膜602を形成する前、即ちブロッキング層601上に形成しておいても良い。

#### $[0\ 0'\ 6\ 1]$

非晶質構造を有する半導体膜602と触媒含有層603とを接触した状態を保持したまま結晶化のための熱処理を行う。熱処理は図1で示す構成の熱処理装置を用いる。図6はその熱処理の過程を説明するグラフであり、以下そのグラフを参照してこの熱処理過程を説明する。

#### [0062]

加熱用のガスには窒素、アルゴンなどを用いることができる。非晶質半導体膜が形成された基板600は搬送手段によりカセットから反応管内にセットされ、その後ゲートバルブを閉じる。その間、反応管内にはガス供給手段から窒素が供給され続け、外気の混入が最小限となるよう配慮しておく。ゲートバルブを閉じ

た後、その窒素流量を増加させ、反応管内を窒素で充満させ置換する。

[0063]

そして、窒素流量を増加させ、ガス加熱手段により供給される窒素ガスを第1 の温度に加熱する。加熱する温度は発熱体に供給する電力、或いはその電力と窒素の供給量により調節することができる。ここでは、第1の温度として550± 50℃とし基板を加熱する(図6で示す昇温1の段階)。この温度に昇温するために必要な時間は2分で済む。

[0064]

基板が第1の温度になったら、その状態を3分保持する。この段階で、非晶質 半導体膜に結晶核が形成される(図6で示す核形成の段階)。その後、結晶化を するために第2の温度に加熱する。加熱用の窒素ガスを675±25℃にして基 板を加熱する(図6で示す昇温2の段階)。第2の温度に達したらその温度を5 分間保持して結晶化を行う(図6で示す結晶化の段階)。勿論、これまでの期間 、加熱用の窒素ガスは供給を続ける。

[0065]

所定の時間が過ぎたら、加熱用の窒素ガスの供給を止め、冷却用の窒素ガスを供給する。それは室温程度で窒素ガスで良い。すると基板は急速に冷却される(図6で示す降温の段階)。この時間は3分程度である。300℃程度まで基板が冷えたら搬送手段により基板を処理室から取り出し、バッッファーカセットに基板を移載する。ここでさらに150℃以下にまで基板を冷却する図8で示す移載の段階)。その後、カセットに基板を移載することにより結晶化のための熱処理が終了する。

[0066]

基板を熱処理装置に搬入し、熱処理してから取り出すまでの時間は13分である。このように本発明の熱処理装置及び熱処理方法を用いることにより、結晶化のための熱処理をきわめて短時間で行うことができる。

[0067]

こうして、図8(B)に示す結晶構造を有する半導体膜(第1の半導体膜)604を得ることができる。

[0068]

さらに結晶化率(膜の全体積における結晶成分の割合)を高め、結晶粒内に残される欠陥を補修するためには、図8(C)で示すように結晶構造を有する半導体膜604に対してレーザー光を照射することも有効である。レーザーには波長400m以下のエキシマレーザー光や、YAGレーザーの第2高調波、第3高調波を用いる。いずれにしても、繰り返し周波数10~1000Hz程度のパルスレーザー光を用い、当該レーザー光を光学系にて100~400mJ/cm²に集光し、90~95%のオーバーラップ率をもって結晶構造を有する半導体膜604に対するレーザー処理を行っても良い。

[0069]

このようにして得られる結晶構造を有する半導体膜(第1の半導体膜)605には、触媒元素(ここではニッケル)が残存している。それは膜中において一様に分布していないにしろ、平均的な濃度とすれば、1×10<sup>19</sup>/cm<sup>3</sup>を越える濃度で残存している。勿論、このような状態でもTFTをはじめ各種半導体素子を形成することが可能であるが、以降に示す方法でゲッタリングにより当該元素を除去する。

[0070]

まず、図8(D)に示すように結晶構造を有する半導体膜605の表面に薄いバリア層606を形成する。バリア層の厚さは特に限定されないが、簡便にはオゾン水で処理することにより形成されるケミカルオキサイドで代用しても良い。また、硫酸、塩酸、硝酸などと過酸化水素水を混合させた水溶液で処理しても同様にケミカルオキサイドを形成することができる。他の方法としては、酸化雰囲気中でのプラズマ処理や、酸素含有雰囲気中での紫外線照射によりオゾンを発生させて酸化処理を行っても良い。また、クリーンオーブンを用い、200~350℃程度に加熱して薄い酸化膜を形成しバリア層としても良い。或いは、プラズマCVD法やスパッタ法、蒸着法などで1~5m程度の酸化膜を堆積してバリア層としても良い。

[0071]

その上にプラズマCVD法やスパッタ法で半導体膜(第2の半導体膜)607

を25~250nmの厚さで形成する。代表的には非晶質シリコン膜を選択する。 この半導体膜607は後に除去するので、結晶構造を有する半導体膜605とエッチングの選択比を高くするため、密度の低い膜としておくことが望ましい。例えば、非晶質シリコン膜をプラズマCVD法で形成する場合には、基板温度を100~200℃程度として、膜中に水素を25~40原子%含ませておく。スパッタ法を採用する場合も同様であり、基板温度を200℃以下としてアルゴンと水素の混合ガスでスパッタすることにより水素を多量に膜中に含ませることができる。また、スパッタ法やプラズマCVD法で成膜時に希ガス元素を添加させておくと、膜中に希ガス元素を同時に取り込ませることができる。こうして取り込まれる希ガス元素をもっても、ゲッタリングサイトを形成することができる。

# [0072]

その後、イオンドープ法又はイオン注入法により、半導体膜 6 0 7 に希ガス元素が  $1 \times 1$  0 20  $\sim 2$  .  $5 \times 1$  0 22 /cm  $^3$  の濃度で含まれるように添加する。加速電圧は任意なものとするが、希ガス元素であるため注入される希ガスのイオンが半導体膜 6 0 7 とバリア層 6 0 6 を通り抜け、一部が結晶構造を有する半導体膜 6 0 5 にまで達しても構わない。希ガス元素は半導体膜中でそれ自体は不活性であるため、半導体膜 6 0 5 の表面近傍において  $1 \times 1$  0 13  $\sim 1 \times 1$  0 20 /cm  $^3$  程度の濃度で含まれている領域があっても、素子特性にさほど影響はない。また、半導体膜 6 0 7 を形成する段階で希ガス元素を添加しておいても良い。

#### [0073]

希ガス元素としてはヘリウム(He)、ネオン(Ne)、アルゴン(Ar)、クリプトン(Kr)、キセノン(Xe)から選ばれた一種または複数種を用いる。本発明はゲッタリングサイトを形成するためにこれら希ガス元素をイオンソースとして用い、イオンドープ法或いはイオン注入法で半導体膜に注入する。これら希ガス元素のイオンを注入する意味は二つある。一つは注入によりダングリングボンドを形成し半導体膜に歪みを与えることであり、他の一つは半導体膜の格子間に当該イオンを注入することで歪みを与えることである。不活性ガスのイオンを注入はこの両者を同時に満たすことができるが、特に後者はアルゴン(Ar)、クリプトン(Kr)、キセノン(Xe)などシリコンより原子半径の大きな

元素を用いた時に顕著に得られる。

[0074]

ゲッタリングを確実に成し遂げるにはその後熱処理をすることが必要となる。 図7はその熱処理の過程を説明するグラフであり、以下そのグラフを参照してこ の熱処理過程を説明する。熱処理は同様に本発明の熱処理装置を用いる。また、 多数の基板を効率良く処理するためには図5のように構成した装置を用いること が望ましい。加熱用のガスには窒素、アルゴンなどを用いることができる。

[0075]

加熱用のガスには窒素、アルゴンなどを用いることができる。図8(D)の構造が形成された基板600は搬送手段によりカセットから反応管内にセットされ、その後ゲートバルブを閉じる。その間、反応管内にはガス供給手段から窒素が供給され続け、外気の混入が最小限となるよう配慮しておく。ゲートバルブを閉じた後、その窒素流量を増加させ、反応管内を窒素で充満させ置換する。

[0076]

そして、窒素流量を増加させ、ガス加熱手段により供給される窒素ガスを第3の温度に加熱する。加熱する温度は発熱体に供給する電力、或いはその電力と窒素の供給量により調節することができる。ここでは、第3の温度として675±25℃とし、基板を加熱する(図7で示す昇温の段階)。この温度に昇温するのに必要な時間は2分である。

[0077]

基板が第3の温度になったら、その状態を3分保持する。これによりゲッタリングが成される(図7で示すゲッタリングの段階)。ゲッタリングは、被ゲッタリング領域(捕獲サイト)にある触媒元素が熱エネルギーにより放出され、拡散によりゲッタリングサイトに移動する。従って、ゲッタリングは処理温度に依存し、より高温であるほど短時間でゲッタリングが進むことになる。図6(E)において矢印で示すように、触媒元素が移動する方向は半導体膜の厚さ程度の距離であり、ゲッタリングは比較的短時間で完遂する。

[0078]

所定の時間が過ぎたら、加熱用の窒素ガスの供給を止め、冷却用の窒素ガスを

供給する。それは室温程度の窒素ガスで良い。すると基板は急速に冷却される(図7で示す降温の段階)。この時間は3分程度である。300℃程度まで基板が冷えたら搬送手段により基板を処理室から取り出し、バッッファーカセットに基板を移載する。ここでさらに150℃以下にまで基板を冷却する図7で示す移載の段階)。その後、カセットに基板を移載することによりゲッタリングのための熱処理が終了する。

## [0079]

基板を熱処理装置に搬入し、熱処理してから取り出すまでの時間は9分である。このように本発明の熱処理装置及び熱処理方法を用いることにより、ゲッタリングのための熱処理をきわめて短時間で行うことができる。

# [0080]

尚、この熱処理によっても1×10<sup>20</sup>/cm<sup>3</sup>以上の濃度で希ガス元素を含む半導体膜607は結晶化することはない。これは、希ガス元素が上記処理温度の範囲においても再放出されず膜中に残存して、半導体膜の結晶化を阻害するためであると考えられる。

## [0081]

その後、非晶質半導体 6 0 7 を選択的にエッチングして除去する。エッチングの方法としては、C 1 F<sub>3</sub>によるプラズマを用いないドライエッチング、或いはヒドラジンや、テトラエチルアンモニウムハイドロオキサイド(化学式 (C H<sub>3</sub>) 4 N O H) を 2 0 ~ 3 0 %、好ましくは 2 5 %の濃度含む水溶液を用い、5 0 ℃に加熱して行うことにより容易に除去することができる。この時バリア層 6 0 6 はエッチングストッパーとなり、殆どエッチングされずに残る。バリア層 6 0 6 はその後フッ酸により除去すれば良い。

#### [0082]

こうして図6(F)に示すように触媒元素の濃度が1×10<sup>17</sup>/cm<sup>3</sup>以下にまで減じられた結晶構造を有する半導体膜608を得ることができる。こうして形成された結晶構造を有する半導体膜608は、触媒元素の作用により細い棒状又は細い扁平棒状結晶として形成され、その各々の結晶は巨視的に見ればある特定の方向性をもって成長している。このような結晶構造を有する半導体膜608はT

FTの活性層のみでなく、フォトセンサや太陽電池の光電変換層にも適用することができる。

[0083]

# [実施例3]

実施例2により作製される半導体膜を用いてTFTを作製する方法を図9を用いて説明する。本実施例にて説明するTFTの作製工程においても本発明の熱処理方法及び熱処理装置を用いるこができる。

[0084]

まず、図9(A)において、アルミノホウケイ酸ガラスまたはバリウムホウケイ酸ガラスなどによる透光性の基板700上に実施例2で作製された半導体膜から、島状に分離された半導体膜702、703を形成する。また、基板700と半導体膜との間には、窒化シリコン、酸化シリコン、窒化酸化シリコンから選ばれた一つまたは複数種を組み合わせた第1絶縁膜701を50~200mの厚さで形成する。

[0085]

その後、図7(B)に示すように、そして、第2絶縁膜704を80nmの厚さで形成する。第2絶縁膜704はゲート絶縁膜として利用するものであり、プラズマCVD法またはスパッタ法を用いて形成する。第2絶縁膜704として、SiH<sub>4</sub>とN<sub>2</sub>〇に〇<sub>2</sub>を添加させて作製する酸化窒化シリコン膜は膜中の固定電荷密度を低減させることが可能となり、ゲート絶縁膜として好ましい材料である。勿論、ゲート絶縁膜はこのような酸化窒化シリコン膜に限定されるものでなく、酸化シリコン膜や酸化タンタル膜などの絶縁膜を単層または積層構造として用いても良い。

[0086]

第2 絶縁膜 7 0 4 上にゲート電極を形成するための第1 導電膜を形成する。第 1 導電膜の種類に限定はないが、アルミニウム、タンタル、チタン、タングステン、モリブデンなどの導電性材料またはこれらの合金を適用することができる。 このような材料をもちいたゲート電極の構造は、窒化タンタル又は窒化チタンとタングステン又はモリブデンタングステン合金の積層構造、タングステンとアル

ミニウム又は銅の積層構造などを採用することができる。アルミニウムを用いる場合には、耐熱性を高めるためにチタン、スカンジウム、ネオジウム、シリコン、銅などを 0. 1~7重量%添加したものを用いる。第1の導電膜は300nmの厚さで形成する。

[0087]

その後、レジストパターンを形成し、ゲート電極705、706を形成する。 また、図示しないが、ゲート電極に接続する配線も同時に形成することができる

[0088]

図7(C)に示すように、このゲート電極をマスクとして、自己整合的にn型 半導体領域を形成する。ドーピングはイオン注入法又はイオンドーピング法(ここでは、質量分離しないイオンを注入する方法をいう)で燐を注入する。この領域の燐濃度は $1 \times 10^{20} \sim 1 \times 10^{21}/cm^3$ の範囲となるようにする。

[0089]

続いて、図7(D)に示すように一方の半導体膜703を覆うマスク709を形成し、半導体膜702にp型半導体領域710を形成する。添加する不純物は硼素を用い、n型を反転するために燐よりも1.5~3倍の濃度で添加する。この領域の燐濃度は1.5×10 $^{20}$ ~3×10 $^{21}$ /cm $^{3}$ の範囲となるようにする。

[0090]

その後、図7(E)に示すように酸化窒化シリコン膜または窒化シリコン膜から成る第3絶縁膜711をプラズマCVD法で50nmの厚さに形成する。

[0091]

そして、n型及びp型の半導体領域の結晶性の回復と、活性化のために熱処理を行う。熱処理は実施例2の図7とほぼ同様に行う。活性化に適した第4の温度は450±50℃であり、1~10分の熱処理を行えば良い。

[0092]

加熱用のガスには窒素、アルゴンなどを用いることができる。活性化は、ガスを500℃の温度に加熱して、3分の熱処理を行う。また、ガスに水素を添加した還元雰囲気としても良い。添加した水素により水素化を同時に行うこともでき

る。

[0093]

基板を熱処理装置に搬入し、熱処理してから取り出すまでの時間は、昇温に要する時間を2分、冷却に必要な時間を3分としても8~9分程度である。このように本発明の熱処理装置及び熱処理方法を用いることにより、活性化のための熱処理をきわめて短時間で行うことができる。

[0094]

ガラス基板上にゲート電極が形成された状態でRTA法による熱処理を行った 場合には、ゲート電極がランプ光の輻射を選択的に吸収して、局所的に加熱され ガラス基板を破損してしまう場合がある。本発明による熱処理はガスによる加熱 であるためそのような影響がない。

[0095]

図9(F)に示す第4絶縁膜712は、酸化シリコン膜、酸化窒化シリコンで 形成する。または、ポリイミドまたはアクリルなどの有機絶縁物材料で形成し表 面を平坦化しても良い。

[0096]

次いで、第4絶縁膜712の表面から各半導体膜の不純物領域に達するコンタクトホールを形成し、A1、Ti、Taなどを用いて配線を形成する。図9(F)において713、714はソース線またはドレイン電極となる。こうしてnチャネル型TFTとpチャネル型TFTを形成することができる。ここではそれぞれのTFTを単体として示しているが、これらのTFTを使ってCMOS回路やNMOS回路、PMOS回路を形成することができる。

[0097]

#### [実施例4]

本発明の熱処理方法及それを適用した熱処理装置において、加熱するガスに不活性ガスと、酸素、亜酸化窒素、二酸化窒素から選ばれた一種を混合し、酸化性ガスとすることで、半導体の表面に酸化膜を形成することが可能である。

[0098]

図10はその一例であり、加熱用のガスとして窒素に酸素を1~30%混合し

、700~850℃の熱処理を行うことにより、単結晶シリコン基板に素子分離 用のフィールド酸化膜やゲート絶縁膜を形成することができる。

[0099]

図10(A)において、比較的高抵抗(例えば、n型、10Ωcm程度)の単結晶シリコンから成る基板801に、nウエル802、pウエル803を形成する。その後、フィールド酸化膜805を加熱用のガスとして酸素と窒素の混合ガスを用い、本発明の熱処理方法を用いて形成する。このとき、ボロン(B)を選択的にイオン注入法により半導体基板に導入し、チャネルストッパーを形成しても良い。加熱温度は700~850℃とする。

[0100]

そして、同様にゲート絶縁膜となる酸化シリコン膜806の形成を行う。フィールド酸化膜805、酸化シリコン膜806の形成に用いる装置は、図1に示す構成の装置を用いる。

[0101]

続いて、図10(B)で示すようにゲート用の多結晶シリコン膜をCVD法により100~300nmの厚さで形成する。このゲート用の多結晶シリコン膜は、低抵抗化するために予め10<sup>21</sup>/cm<sup>3</sup>程度の濃度でリン(P)をドープしておいても良いし、多結晶シリコン膜を形成した後で濃いn型不純物を拡散させても良い。ここでは、さらに低抵抗化するためにこの多結晶シリコン膜上にシリサイド膜を50~300nmの厚さで形成する。シリサイド材料は、モリブデンシリサイド(MoSix)、タングステンシリサイド(WSix)、タンタルシリサイド(TaSix)、チタンシリサイド(TiSix)などを適用することが可能であり、公知の方法に従い形成すれば良い。そして、この多結晶シリコン膜とシリサイド膜をエッチングしてゲート807、808を形成する。ゲート807、808は、多結晶シリコン膜807a、808aとシリサイド膜807b、808bの2層構造を有している。

[0102]

その後、図10(C)に示すように、イオン注入法によりnチャネル型MOSトランジスタのソース及びドレイン領域820、pチャネル型MOSトランジス

タのソース及びドレイン領域824を形成する。勿論、これらのソース及びドレイン領域の再結晶化及び活性化を目的とした熱処理にも本発明の熱処理方法及び熱処理装置を適用することができる。加熱温度は700~850℃、好ましくは850℃となるように加熱用の窒素ガスを加熱手段により加熱する。この熱処理によって、不純物が活性化し、ソース・ドレイン領域の低抵抗化が図られる。

[0103]

このようにして、nチャネル型MOSトランジスタ331とpチャネル型MOSトランジスタ330が完成する。本実施形態で説明したトランジスタの構造はあくまで一実施形態であり、図10に示した作製工程及び構造に限定される必要はない。これらのトランジスタを使ってCMOS回路やNMOS回路、PMOS回路を形成することができる。また、シフトレジスタ、バッファ、サンプリング、D/Aコンバータ、ラッチ、などの各種回路を形成することが可能であり、メモリ、CPU、ゲートアレイ、RISCなどの半導体装置を作製することができる。そしてこのような回路は、MOSで構成されることにより高速動作が可能であり、また、駆動電圧を3~5Vとして低消費電力化をすることもできる。

[0104]

#### 【発明の効果】

以上説明したように、本発明によれば、被処理基板の熱処理を、被処理基板の 形態や大きさの制約を受けることはなく、被処理基板が大型化しても頑強なサセ プタを必要とせず、その分だけ小型化を図ることができる。本発明の熱処理方法 及びそれを適用した熱処理装置は、バッチ処理の方式であり、加熱したガスによ り被処理基板を加熱する方式なので、基板のサイズが大型化しても均一性良く熱 処理をすることができ、一辺の長さが1000mmを超える基板の熱処理に対して も適用することができる。そのための、加熱手段も大規模なものは必要としない で済む。

[0105]

被処理基板に対する熱処理は、非晶質半導体膜の結晶化、ゲッタリング、不純物の活性化、水素化、半導体表面の酸化などを短時間で行うことができる。このような処理を半導体素子の製造工程に組み入れることにより、大面積基板に集積

回路を形成することができる。

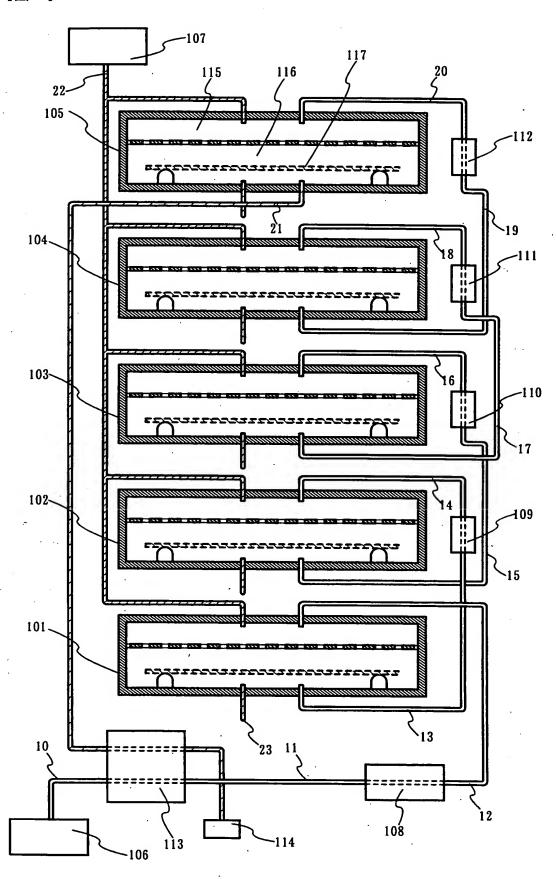
## 【図面の簡単な説明】

- 【図1】 本発明の熱処理方法を適用した熱処理装置の一実施形態を示す断面構造図。
- 【図2】 本発明の熱処理方法を適用した熱処理装置の一実施形態を示す断面構造図。
- 【図3】 本発明の熱処理装置に適用可能なガス加熱手段の一例を説明する図。
- 【図4】 本発明の熱処理装置に適用可能な熱交換器の一例を説明する図。
- 【図5】 本発明の熱処理方法を適用した熱処理装置の一実施形態を示すレイアウト図。
- 【図6】 本発明の熱処理方法を用いた結晶化工程における基板温度の変化を説明するグラフ。
- 【図7】 本発明の熱処理方法を用いたゲッタリング工程における基板温度の変化を説明するグラフ。
- 【図8】 本発明の熱処理方法及び熱処理装置を適用した、半導体膜を作製工程 を説明する断面図。
- 【図9】 本発明の熱処理方法及び熱処理装置を適用した、TFTを作製工程を 説明する断面図。
- 【図10】 本発明の熱処理方法及び熱処理装置を適用した、半導体基板の熱処理工程を説明する断面図。

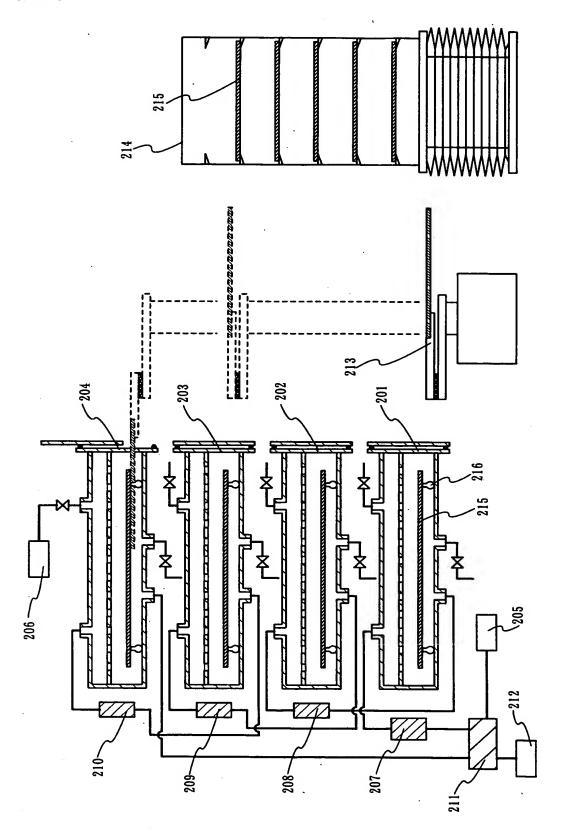
【書類名】

図面

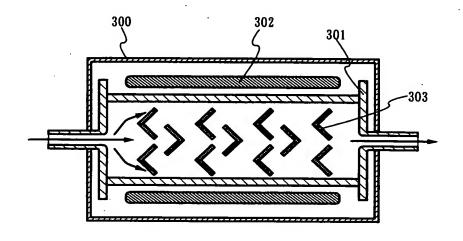
【図1】



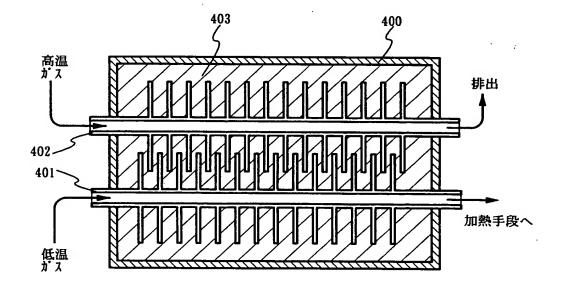
【図2】



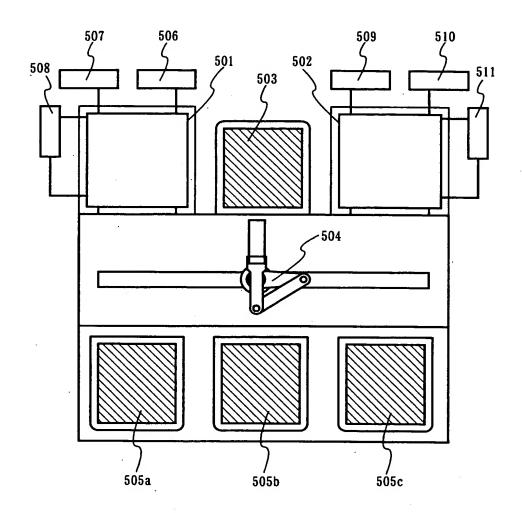
【図3】



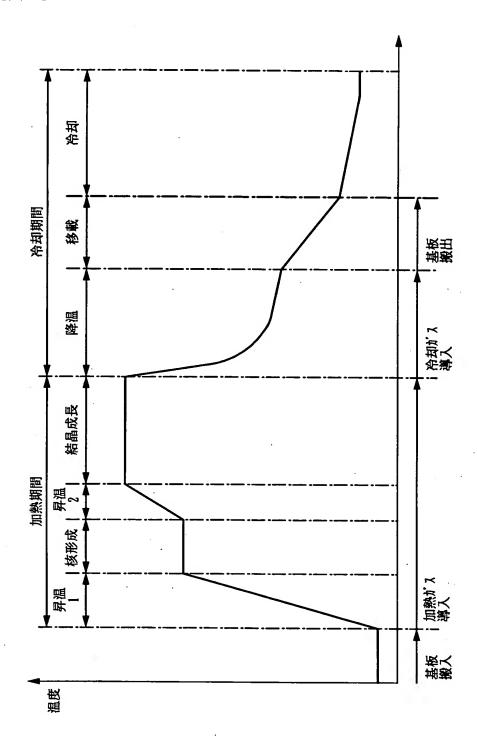
【図4】



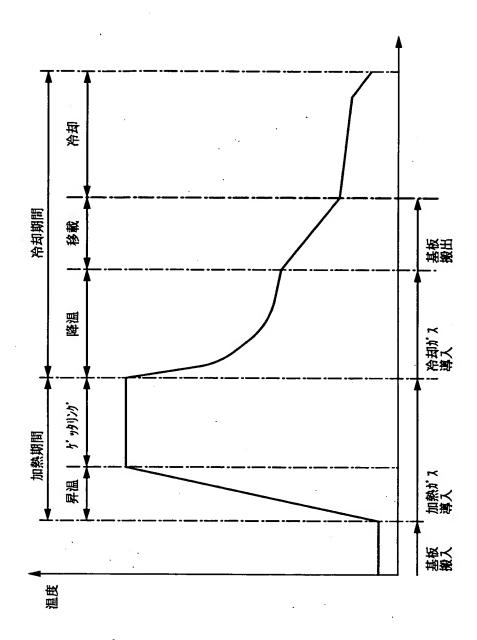
【図5】



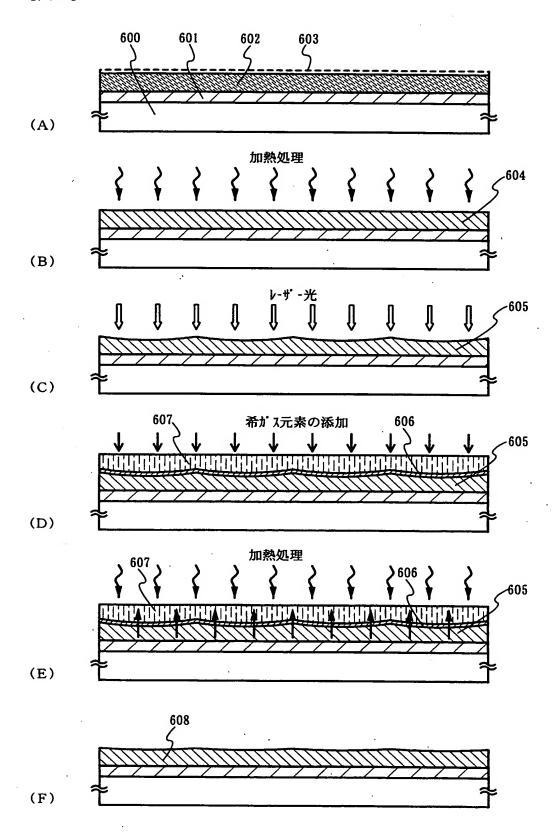
【図6】



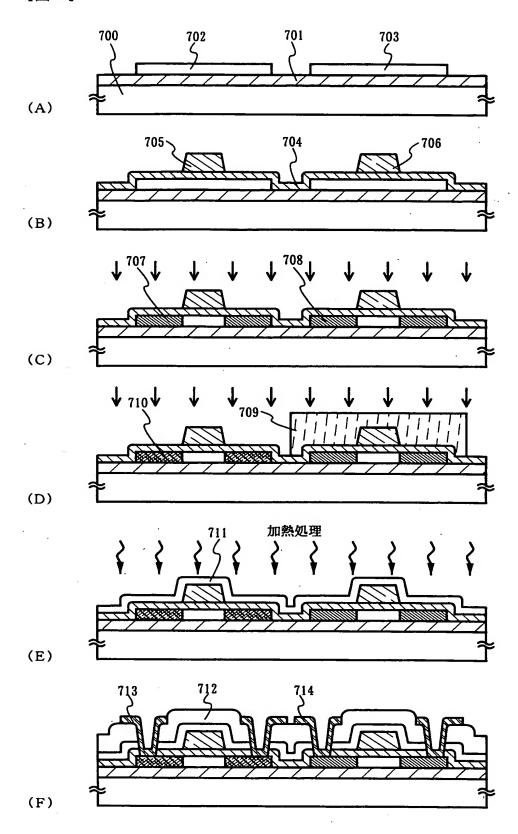
【図7】



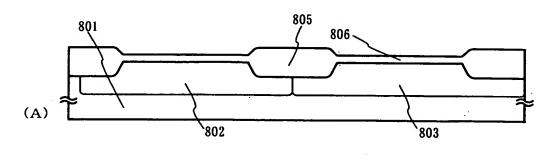
# 【図8】

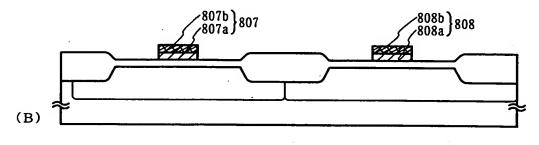


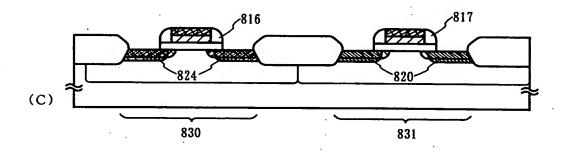
【図9】



【図10】







# 【書類名】 要約書

## 【要約】

【課題】 短時間の熱処理で半導体に添加した不純物元素の活性化や、ゲッタリング処理をする方法と、そのような熱処理を可能とする熱処理装置を提供することを目的とする。

【解決手段】 n個(n>2)の処理室とガス加熱手段とを有し、第m( $1 \le m \le (n-1)$ )の加熱手段により加熱したガスを第mの処理室に供給し、第mの処理室に供給したガスを第m+1の加熱手段により加熱して第m+1の処理室に供給し、第nの処理室に供給したガスを熱交換器に供給し、ガス供給手段から供給されるガスを加熱するための熱源として用い、加熱手段により加熱されたガスを熱源として基板を加熱する熱処理装置を提供する。

## 【選択図】 図1

# 出願人履歴情報

識別番号

[000153878]

1. 変更年月日

1990年 8月17日

[変更理由]

新規登録

住 所

神奈川県厚木市長谷398番地

氏 名

株式会社半導体エネルギー研究所